

Başkent Üniversitesi
Elektrik - Elektronik Mühendisliği Bölümü

EEM 332 – Mikroişlemciler Laboratuvarı

Ön Çalışma

Deney No: #6

Deney Adı: Assembly Programlama/ Döngüler

Deney Tarihi:21/04/06



		.MODEL SMALL .STACK 64 .DATA ORG 0100h DB 100 DUP(?)
DAT Sayı	DB	?
MAIN		.CODE PROC FAR MOV AX,#DAT MOV DS,AX SUB AX,AX MOV CX,100 MOV SI,OFFSET DAT sub bx,bx
verial:		mov ax,0 int 16h mov [si],si inc si mov dl,al mov ah,02 cmp sl,32d: (bosluk karşılaştırılması burada yapılır) jnz devam : 32d boşlugunun seçili kodu eger boşluk bırakılmışsa bs 1 artırılabilir. inc bx
devam:		cmp sl,46 : nokta karşılaştırılması burada yapılır. Jx yazdır int 21h : dl dekini yazdırır. loop verial inc bl : bl son bir kez arttırılır,çünkü boşluk sayısı kelime sayısından 1 azdır. sub ax,ax mov al,bl mov cl,10 div al, : ax 10'a bölününce al'ye bölüm, ah'a kalan atılır. mov bx,ax mov dl,46 int 21h mov ah,02 int 21h mov dl,09 int 21h mov dl,ah or dl,46 int 21h mov dl,bh or dl,46 int 21h mov ah,4ch int 21h

ENDP
END MAIN